

 ALL PROGRAMMABLE.	XCS05-3VQ100I codice articolo del costruttore: XCS05-3VQ100I Costruttore / Marca: Xilinx Parte della descrizione: IC FPGA 77 I/O 100VQFP Specifiche:  XCS05-3VQ100I.pdf Stato di RoHs: Contiene piombo / RoHS non conforme Condizione di scorta: New original, 2252 pcs Stock Available. Nave da: Hong Kong Modo di spedizione: DHL/Fedex/TNT/UPS/EMS
 Not Actual Photo YIC International Co., Limited.	
Image may be representation. See specs for product details.	

specificazioni	
Modello di prodotti	XCS05-3VQ100I
fabbricante	Xilinx
Descrizione	IC FPGA 77 I/O 100VQFP
Categoria	Circuiti integrati (CI) > Embedded - FPGA (Campo
Stato parte	2252 pcs Stock
Tensione di alimentazione -	4.5 V ~ 5.5 V
Bit RAM totale	3200
Contenitore dispositivo fornitore	100-VQFP (14x14)
Serie	Spartan®
Contenitore / involucro	100-TQFP
temperatura di esercizio	-40°C ~ 100°C (TJ)
Numero di celle / elementi logici	238
Numero di LAB / CLB	100
Numero di I / O	77
Numero di porte	5000
Tipo montaggio	Surface Mount

Potresti essere anche interessato:

 Not Actual Photo YIC International Co., Limited. XCS05-3VQG100I XILINX XILINX QFP	 ALL PROGRAMMABLE. XCS053VQG100C XILINX	 ALL PROGRAMMABLE. XCS05-4VQG100C XILINX XCS05-4VQG100C XILINX	 XCS05-4PC84C Xilinx Inc. IC FPGA 61 I/O 84PLCC
 XCS05-3PC84C Xilinx Inc. IC FPGA 61 I/O 84PLCC	 Not Actual Photo YIC International Co., Limited. XCS05-3VQG100C XILINX XCS05-3VQG100C XILINX	 ALL PROGRAMMABLE. XCS05-3PCG84C XILINX	 Not Actual Photo YIC International Co., Limited. XCS05-3PC84C/I XILINX XILINX PLCC

XCS05-3VQ100I Parola chiave correlata

Di Più

XCS05-3VQ100I Xilinx	Scheda tecnica XCS05-3VQ100I	Schede tecniche XCS05-3VQ100I	XCS05-3VQ100I PDF	Xilinx XCS05-3VQ100I
XCS05-3VQ100I elettronico	Componenti XCS05-3VQ100I	Distributore XCS05-3VQ100I	Immagine XCS05-3VQ100I	XCS05-3VQ100I Part
XCS05-3VQ100I Prezzo	XCS05-3VQ100I Produttore	Immagine XCS05-3VQ100I	Stock XCS05-3VQ100I	Inventario XCS05-3VQ100I
XCS05-3VQ100I Nuovo	XCS05-3VQ100I Originale	XCS05-3VQ100I garantito	XCS05-3VQ100I RFQ	XCS05-3VQ100I Ordina online