

	SN74LVC1G08DRLRG4
	codice articolo del costruttore: SN74LVC1G08DRLRG4
	Costruttore / Marca: N/A
	Parte della descrizione: IC GATE AND 1CH 2-INP SOT-5
	Stato di RoHS: Senza piombo / RoHS conforme
	Condizione di scorta: New original, 75435 pcs Stock Available.
	Nave da: Hong Kong
Image may be representation. See specs for product details.	Modo di spedizione: DHL/Fedex/TNT/UPS/EMS

specificazioni	
Modello di prodotti	SN74LVC1G08DRLRG4
fabbricante	N/A
Descrizione	IC GATE AND 1CH 2-INP SOT-5
Categoria	Circuiti integrati (CI) > Logica - Cancelli e Inverter
Stato parte	75435 pcs Stock
Tensione di alimentazione -	1.65 V ~ 5.5 V
Contenitore dispositivo fornitore	SOT-5
Serie	74LVC
imballaggio	Tape & Reel (TR)
Contenitore / involucro	SOT-553
temperatura di esercizio	-40°C ~ 125°C
Numero di ingressi	2
Numero di circuiti	1
Tipo montaggio	Surface Mount
Max Ritardo di propagazione @ V, Max CL	4ns @ 5V, 50pF
Tipo Logic	AND Gate
Livello logico - Basso	-
Livello logico - Alto	-
Caratteristiche	-
Corrente - Di riposo (max)	10µA
Corrente - uscita alta, bassa	32mA, 32mA

--

Potresti essere anche interessato:

 SN74LVC1G08DRLR CER TI TI SOT553	 SN74LVC1G08DCKTG4 N/A IC GATE AND 1CH 2-INP SC-70-5	 SN74LVC1G08DRYR IC TI TI SMD	 SN74LVC1G08DRYR N/A IC GATE AND 1CH 2-INP 6-SON
 SN74LVC1G08DRY2 N/A IC GATE AND 1CH 2-INP 6SON	 SN74LVC1G08DPWR N/A IC GATE AND 1CH 2-INP 4X2SON	 SN74LVC1G08DSFR N/A IC GATE AND 1CH 2-INP 6-SON	 SN74LVC1G08DSF2 N/A IC GATE AND 1CH 2-INP 6SON

SN74LVC1G08DRLRG4 Parola chiave correlata				Di Più
SN74LVC1G08DRLRG4	Scheda tecnica SN74LVC1G08DRLRG4	Schede tecniche SN74LVC1G08DRLRG4	SN74LVC1G08DRLRG4 PDF	SN74LVC1G08DRLRG4
Distributore SN74LVC1G08DRLRG4	Immagine SN74LVC1G08DRLRG4	SN74LVC1G08DRLRG4 Part	SN74LVC1G08DRLRG4 elettronico	Componenti SN74LVC1G08DRLRG4
Immagine SN74LVC1G08DRLRG4	Stock SN74LVC1G08DRLRG4	Inventario SN74LVC1G08DRLRG4	SN74LVC1G08DRLRG4 Prezzo	SN74LVC1G08DRLRG4 Produttore
SN74LVC1G08DRLRG4 garantito	SN74LVC1G08DRLRG4 RFQ	SN74LVC1G08DRLRG4 Ordina online	SN74LVC1G08DRLRG4 Nuovo	SN74LVC1G08DRLRG4 Originale